**Условия**

* X – ожидание операндов
* P1 – проверка делителя на 0
* P2 – проверка делимого на 0
* P3 – проверка на положительный остаток
* P4 – проверка на положительный порядок
* P5 – проверка на ПРС
* P6 – проверка на истинную ПМР
* P7 – проверка на временную ПМР
* P8 – проверка на равенство счётчика 23
* P9 – проверка старшего разряда частного на 1
* Z – проверка возможности выдачи результата на выходную шину

**Управляющие сигналы**

* y0 – сброс триггеров Т4 и Т5, занесение знака делимого в триггер Т2, сброс регистра RG2, занесение в регистр RG3 нулей, запись в CT2
* y1 – запись в регистры RG1 и RG4
* y2 – очищение счётчиков СТ1, СТ2 и триггера Т2
* y3 – инверсия содержимого регистра RG4, подача единицы на вход CRP сумматора SM2
* y4 – запись в счётчик СТ1
* y5 – запись в D-триггер T3
* y6 – Запись в регистр RG2
* y7 – переключение в 1 триггера T5 для выдачи сигнала о ПРС
* y8 – переключение в 1 триггера T4 для выдачи сигнала о ДНН
* y9 – инверсия содержимого регистра RG1 и подача единицы на вход CR сумматора SM1
* y10 – запись в триггер T1
* y11 – прибавление 1 к счётчику СТ1
* y12 – выдача результата на шину
* y13 – сброс регистров RG1 и RG3
* y14 – сдвиги регистров RG2 и RG3 влево, увеличение CT2 на единицу





